



Comentario técnico: CTC-020

Título: **Modificación del BIOS en Dynamic C 8 para código en dos flash**

Autor: Sergio R. Caprile, Senior Engineer

Revisiones	Fecha	Comentarios
0	12/05/04	

Si su módulo tiene dos chips de memoria flash, y su programa crece lo suficiente, muy probablemente tenga que modificar el BIOS, permitiendo que Dynamic C utilice el segundo chip para código, en vez de reservarlo para alojar el Flash File System; un ejemplo de módulo con dos chips de flash es el RCM2100. La documentación necesaria está en la misma BIOS, no obstante, daremos aquí un pequeño ejemplo.

En Bios\Rabbitbios.c:

```
//***** Memory mapping information *****
//#define USE_2NDFLASH_CODE          // Uncomment this only if you have a
//                                  // a board with 2 256K flashes, and you
//                                  // want to use the second flash for extra
//                                  // code space. The file system is not
//                                  // compatible with using the second flash
//                                  // for code.
```

Lo que significa que como el RCM2100 tiene dos chips de flash, es necesario decirle expresamente al compilador que no queremos dejar reservado ningún espacio, queremos usar ambas flash para código. Ésto es incompatible con el uso de FS2, es decir, si se usa la segunda flash para código, no se la podrá usar para Flash File System.

Deberemos entonces modificar la macro *XMEM_RESERVE_SIZE* en el BIOS, para reservar el espacio necesario en flash para alojar el FS2:

Modificamos entonces esa línea como dice el texto:

```
#define USE_2NDFLASH_CODE          // Uncomment this only if you have a
```

Luego se debe **salvar el archivo** (*File -> Save*) y **recompilar el BIOS** (*Compile -> Reset Target/Compile BIOS*), es muy importante no olvidarse de estos pasos, ya que sino estaremos usando (o incluso recompilando) el BIOS sin modificar

Si no recompila correctamente el BIOS, Dynamic C verá sólo un chip (256K) de flash y continuará dando errores de memoria insuficiente.